

1. Обчислювальний пристрій захисту інформації, що складається із блока вводу-виводу, блока керування, мікропроцесора, блока генерування випадкових чисел, блока керування пам'яттю, блока асоціативно-функціональної пам'яті, блока оперативного запам'ятовувального пристрою, блока постійного запам'ятовувального пристрою, при цьому перший вхід-вихід блока вводу-виводу є входом та виходом пристрою, другий вхід та вихід підключено до першого входу та виходу блока керування, другий вхід та вихід якого підключено до першого входу та виходу мікропроцесора, а третій вихід підключено до входу блока генерування випадкових чисел, вихід якого підключено до третього входу блока асоціативно-функціональної пам'яті, перший та другий вхід якого підключено до першого та другого виходу блока керування пам'яттю, а перший вихід підключено до першого входу блока керування пам'яттю, перший вхід-вихід якого підключено до другого входу-виходу мікропроцесора, другий вхід-вихід підключено до входу-виходу блока оперативного запам'ятовувального пристрою, третій вхід-вихід підключено до входу-виходу постійного запам'ятовувального пристрою, який **відрізняється** тим, що додатково містить блок автономного контролю, причому перший вхід підключено до четвертого виходу блока керування, перший вихід підключено до третього входу блока керування, а перший вхід-вихід підключено до четвертого входу-виходу блока керування пам'яттю.

2. Обчислювальний пристрій за п. 1, який **відрізняється** тим, що блок автономного контролю містить вхідний буфер-1, вихідний буфер-1, комутатор, пристрій відображення інформації, пристрій вводу, вхідний-вихідний буфер-2, причому вхід вхідного буфера-1 є першим входом блока, а вихід підключено до першого входу комутатора, перший вихід якого підключено до входу вихідного буфера-1, вихід якого є першим виходом блока, вхід-вихід вхідного-вихідного буфера-2 є першим входом-виходом блока, перший вихід підключено до другого входу комутатора, другий вихід якого підключено до першого входу вхідного-вихідного буфера-2, вихід пристрою вводу підключено до третього входу комутатора, третій вихід якого підключено до входу пристрою відображення інформації.